

<b>§76 ods. 10 zákona č. 131/2002 Z. z. o vysokých školách</b>	<b>Habilitačné konanie</b>
Meno a priezvisko, rodné priezvisko	Dominik Macko, rod. Macko
Akademické tituly, vedecko-pedagogické tituly, umelecko-pedagogické tituly, vedecké hodnosti	Ing., PhD.
Rok narodenia	1988,
Vysokoškolské vzdelanie a ďalší akademický rast	<p>2011–2015 Doktor filozofie (PhD.) Fakulta informatiky a informačných technológií STU v Bratislave Ilkovičova 2, 842 16 Bratislava (Slovensko) www.fiit.stuba.sk Študijný program: Aplikovaná informatika</p> <p>2009–2011 Inžinier (Ing.), s vyznamenaním (Magna Cum Laude) Fakulta informatiky a informačných technológií STU v Bratislave Ilkovičova 2, 84216 Bratislava (Slovensko) www.fiit.stuba.sk Študijný program: Počítačové a komunikačné systémy a siete Cena dekana FIIT STU v Bratislave za inžinierske štúdium Ocenenie za vynikajúco vypracovanú diplomovú prácu</p> <p>2006–2009 Bakalár (Bc.), s vyznamenaním (Magna Cum Laude) Fakulta informatiky a informačných technológií STU v Bratislave Ilkovičova 2, 842 16 Bratislava (Slovensko) www.fiit.stuba.sk Študijný program: Počítačové systémy a siete Cena dekana FIIT STU v Bratislave za bakalárske štúdium Ocenenie za vynikajúco vypracovanú bakalársku prácu</p>
Priebeh zamestnaní	<p>09/2015 – súčasnosť Vysokoškolský učiteľ (Odborný asistent s PhD.) Fakulta informatiky a informačných technológií STU v Bratislave, Ilkovičova 2, 84216 Bratislava</p> <p>04/2018 – 08/2018 Expert 1C Centrum vedecko-technických informácií Slovenskej republiky, Lamačská cesta 8/A, 811 04 Bratislava</p> <p>09/2014 – 08/2015 Výskumný pracovník s VŠ vzdelaním Fakulta informatiky a informačných technológií STU v Bratislave, Ilkovičova 2, 84216 Bratislava</p>
Priebeh pedagogickej činnosti (pracovisko/predmety)	<p>Fakulta informatiky a informačných technológií STU v Bratislave:</p> <p>Cvičiaci:</p> <ol style="list-style-type: none"> <li>1. Komunikačné služby a siete (ak. rok 2018/19)</li> <li>2. Počítačové a komunikačné siete (ak. rok 2015/16, 2017/18)</li> <li>3. Opis digitálnych systémov (ak. rok 2010/11 – 2014/15)</li> <li>4. Návrh digitálnych systémov (ak. rok 2011/12, 2012/13)</li> <li>5. Objektovo orientované programovanie (ak. rok 2013/14)</li> <li>6. Špecifikačné prostriedky (ak. rok 2015/16 – 2017/18)</li> <li>7. Prepínanie a smerovanie v IP sieťach (ak. rok 2014/15 – 2018/19)</li> <li>8. Tímový projekt I a II (ak. rok 2011/12)</li> <li>9. WAN technológie (ak. rok 2014/15 – 2018/19)</li> </ol> <p>Sumár vedenia záverečných prác:</p> <ul style="list-style-type: none"> <li>• Spolu úspešne vedených bakalárskych prác: 11</li> <li>- z toho prác s publikovaním vedeckých výstupov na konferencii/v časopise (kat. A/B): 5</li> </ul>

	<ul style="list-style-type: none"> <li>Spolu úspešne vedených diplomových prác: 12 <ul style="list-style-type: none"> <li>- z toho prác s publikovaním vedeckých výstupov na konferencii/v časopise (kat. A/B): 8</li> <li>+ 1 článok v procese hodnotenia</li> </ul> </li> <li>Aktuálne vedenie 1 bakalárskej a 2 diplomových prác</li> </ul>																																					
Odborné alebo umelecké zameranie	<p>Odborné záujmy:</p> <ul style="list-style-type: none"> <li>Automatizácia návrhu a verifikácie digitálnych systémov</li> <li>Špecifikácia, odhad a optimalizácia spotreby energie v návrhu digitálnych systémov</li> <li>Nízkopríkonová a energeticky efektívna komunikácia</li> <li>Internet vecí</li> </ul> <p>Sumár ďalšej odbornej činnosti:</p> <ul style="list-style-type: none"> <li>Riešiteľ medzinárodných projektov (2, z toho v 1 zástupca v riadiacom výbore projektu)</li> <li>Riešiteľ národných projektov (5)</li> <li>Zodpovedný riešiteľ projektov mladých výskumníkov STU (2)</li> <li>Posudzovateľ príspevkov na študentskú konferenciu IIT.SRC (11)</li> <li>Posudzovateľ príspevkov na medzinárodných konferenciách (21)</li> <li>Posudzovateľ príspevkov v časopisoch (6)</li> <li>Člen programových výborov medzinárodných konferencií (5)</li> <li>Člen organizačných výborov medzinárodných konferencií (2)</li> <li>Výkonný redaktor časopisu Information Sciences and Technologies Bulletin of the ACM Slovakia Chapter (2016 – súčasnosť)</li> <li>Členstvo v profesijných organizáciách: <ul style="list-style-type: none"> <li>- IEEE (od r. 2012)</li> <li>- IAENG (od r. 2012)</li> </ul> </li> </ul>																																					
Publikačná činnosť vrátane rozsahu (autorské hárky) a kategórie evidencie (napr. AAB, podľa vyhlášky MŠVVaŠ SR e. 456/2012 Z. z.)  1. monografia 2. učebnica 3. skriptá	<p><b>Sumárna štatistika podľa kategórie publikačnej činnosti:</b></p> <table> <tr> <td>ADC</td> <td>Vedecké práce v zahraničných karentovaných časopisoch</td> <td>3</td> </tr> <tr> <td>ADM</td> <td>Vedecké práce v zahraničných časopisoch registrovaných v databázach Web of Science alebo SCOPUS</td> <td>4</td> </tr> <tr> <td>ADF</td> <td>Vedecké práce v ostatných domácich časopisoch</td> <td>1</td> </tr> <tr> <td>AFC</td> <td>Publikované príspevky na zahraničných vedeckých konferenciách</td> <td>24</td> </tr> <tr> <td>AFD</td> <td>Publikované príspevky na domácich vedeckých konferenciách</td> <td>9</td> </tr> <tr> <td>AFH</td> <td>Abstrakty príspevkov z domácich konferencií</td> <td>2</td> </tr> <tr> <td>BCI</td> <td>Skriptá a učebné texty</td> <td>1</td> </tr> <tr> <td>DAI</td> <td>Dizertačné a habilitačné práce</td> <td>1</td> </tr> <tr> <td>Súčet</td> <td></td> <td>45</td> </tr> </table> <p><b>Sumárna štatistika podľa kategorizácie publikácií A/B/C:</b></p> <table> <tr> <td>Kategória A</td> <td>5</td> </tr> <tr> <td>Kategória B</td> <td>26</td> </tr> <tr> <td>Kategória C</td> <td>5</td> </tr> <tr> <td>Ostatné</td> <td>9</td> </tr> <tr> <td>Súčet</td> <td>45</td> </tr> </table> <p><b>Vedecké publikácie:</b></p> <p><b>ADC Vedecké práce v zahraničných karentovaných časopisoch</b></p> <p>ADC01 MACKO, Dominik - JELEMENSKÁ, Katarína - ČIČÁK, Pavel. Verification of Power-Management Specification at Early Stages of Power-Constrained Systems Design. In Journal of Circuits Systems and Computers. Vol. 26, iss. 8 (2017), [23 s.]. ISSN 0218-1266. IF 2016 = 0,481, Wos 2016 = Q4, SJR 2016 = Q3, Q4. V databáze: WOS: 000399226200003 ; SCOPUS: 2-s2.0-85012050926. [Vnútrofakultná kategória: I*A].</p> <p>ADC02 MACKO, Dominik - JELEMENSKÁ, Katarína - ČIČÁK, Pavel. Simplifying low-power SoC top-down design using the system-level abstraction and the increased automation. In Integration. vol.</p>	ADC	Vedecké práce v zahraničných karentovaných časopisoch	3	ADM	Vedecké práce v zahraničných časopisoch registrovaných v databázach Web of Science alebo SCOPUS	4	ADF	Vedecké práce v ostatných domácich časopisoch	1	AFC	Publikované príspevky na zahraničných vedeckých konferenciách	24	AFD	Publikované príspevky na domácich vedeckých konferenciách	9	AFH	Abstrakty príspevkov z domácich konferencií	2	BCI	Skriptá a učebné texty	1	DAI	Dizertačné a habilitačné práce	1	Súčet		45	Kategória A	5	Kategória B	26	Kategória C	5	Ostatné	9	Súčet	45
ADC	Vedecké práce v zahraničných karentovaných časopisoch	3																																				
ADM	Vedecké práce v zahraničných časopisoch registrovaných v databázach Web of Science alebo SCOPUS	4																																				
ADF	Vedecké práce v ostatných domácich časopisoch	1																																				
AFC	Publikované príspevky na zahraničných vedeckých konferenciách	24																																				
AFD	Publikované príspevky na domácich vedeckých konferenciách	9																																				
AFH	Abstrakty príspevkov z domácich konferencií	2																																				
BCI	Skriptá a učebné texty	1																																				
DAI	Dizertačné a habilitačné práce	1																																				
Súčet		45																																				
Kategória A	5																																					
Kategória B	26																																					
Kategória C	5																																					
Ostatné	9																																					
Súčet	45																																					

63, no. september (2018), s. 101-114. ISSN 0167-9260 (2017: 0.906 - IF, 4 - JCR Best Q, 0.223 - SJR, Q3 - SJR Best Q). V databáze: SCOPUS: 2-s2.0-85048328763 ; DOI: doi.org/10.1016/j.vlsi.2018.06.001. [Vnútrofakultná kategória: I\*A].

**ADF Vedecké práce v ostatných domácich časopisoch**

ADF01 MACKO, Dominik. Contribution to System-Level Design and Verification of Low-Power Digital Systems. In Information Sciences and Technologies. Bulletin of the ACM Slovakia. Vol. 7, no. 2 (2015), s. 10-17. ISSN 1338-1237. [Vnútrofakultná kategória: I\*C].

**ADM Vedecké práce v zahraničných časopisoch registrovaných v databázach Web of Science alebo SCOPUS**

ADM01 GOČAL, Pavol - MACKO, Dominik. EEMIP: Energy-Efficient Communication Using Timing Channels and Prioritization in ZigBee. In Sensors. Vol. 19, no. 10 (2019), s. 1-18. ISSN 1424-8220 (2017: 2.475 - IF, 2 - JCR Best Q, 0.584 - SJR, Q2 - SJR Best Q). V databáze: WOS: 000471014500033 ; SCOPUS: 2-s2.0-85066283768. [Vnútrofakultná kategória: I\*A].

ADM02 LIĐÁK, Michal - MACKO, Dominik. A new automated power-estimation method for SystemC hardware design. In Journal of Low Power Electronics. Vol. 13, iss. 4 (2017), s. 545-550. ISSN 1546-1998. IF 2016 = NA, SJR 2016 = Q4. V databáze: WOS: 000419531800001 ; SCOPUS: 2-s2.0-85039058130. [Vnútrofakultná kategória: I\*B].

ADM03 MARSO, Karol - MACKO, Dominik. A new parking-space detection system using prototyping devices and bluetooth low energy communication. In International journal of engineering and technology innovation. Vol. 9, no. 2 (2019), s. 108-118. ISSN 1877-809X. V databáze: WOS: 000462007500003 ; SCOPUS: 2-s2.0-85065230519. [Vnútrofakultná kategória: I\*B].

**AFC Publikované príspevky na zahraničných vedeckých konferenciách**

AFC01 JELEMENSKÁ, Katarína - SIEBERT, Miroslav - MACKO, Dominik - ČIČÁK, Pavel. Logic circuit design verification support tool - FitBoard. In Procedia - Social and Behavioral Sciences : World Conference on Educational Technology Researches, Near East Universit, Cyprus Educational Sciences Association, 05-09 July, 2011 Nicosia / Kyrenia, North Cyprus. s.305-310. ISSN 1877-0428. V databáze: WOS: 000299618300056. [Vnútrofakultná kategória: I\*B].

AFC02 MACKO, Dominik - JELEMENSKÁ, Katarína. VHDL Structural Model Visualization. In EUROCON 2011 : International Conference on Computer as a Tool joint with CONFTELE 2011, 27th -29th April 2011, Lisbon, Portugal. Los Alamitos : IEEE Computer Society, 2011, s.1-4. ISBN 978-1-4244-7486-8. V databáze: SCOPUS: 2-s2.0-79960635715. [Vnútrofakultná kategória: I\*B].

AFC03 MACKO, Dominik - JELEMENSKÁ, Katarína. VHDL Visualizer: HDL Model Visualization with Simulation-Based Verification. In DDECS 2012 : 15th IEEE International Symposium on Design and Diagnostics of Electronic Circuits and Systems. Tallinn, Estonia, April 18-20, 2012. Los Alamitos : IEEE, 2012, s. 199-200. ISBN

	<p>978-1-4673-1188-5. V databáze: WOS: 000312905700049 ; SCOPUS: 2-s2.0-84864327130. [Vnútrofakultná kategória: I*B].</p>
AFC04	<p>MACKO, Dominik. Functional Verification of the Digital System Design. In Počítačové architektury a diagnostika 2012 : Pracovní seminář pro studenty doktorského studia. Milovy ve Žďárských vrších, Czech republic, 10.-12.9.2012. Praha : Česká technika-nakl.ČVUT, 2012, s.61-66. ISBN 978-80-01-05106-1. [Vnútrofakultná kategória: I*D].</p>
AFC05	<p>MACKO, Dominik - JELEMENSKÁ, Katarína - ČIČÁK, Pavel. HDL model simulation-based verification in a VHDLVisualizer visualization environment. In Vol. 1 2nd World Conference on Information Technology (WCIT 2011), 23-27 November 2011, Queen Elizabeth Elite Suits and Hotel Antalya-Turkey [elektronický zdroj]. 1.vyd, 2012, S. 1431-1436. [Vnútrofakultná kategória: I*C].</p>
AFC06	<p>MACKO, Dominik - JELEMENSKÁ, Katarína. HDL Model Verification Based on Visualization and Simulation. In WCE 2012 World Congress on Engineering 4-6 July, 2012 Imperial College London, London, U.K, Vol. II. Hong Kong : International Association of Engineers, 2012, s.1095-1100. ISBN 978-988-19252-1-3. [Vnútrofakultná kategória: I*C].</p>
AFC07	<p>MACKO, Dominik. System-level power -management specification. In Počítačové architektury a diagnostika 2013 : proceedings; Pracovní seminář pro studenty doktorského studia, Teplá, Česká republika, 9-11 September 2013. 1. vyd. Plzeň : Západočeská univerzita v Plzni, 2013, , s.87-92. ISBN 978-80-261-0270-0. [Vnútrofakultná kategória: I*D].</p>
AFC08	<p>MACKO, Dominik - JELEMENSKÁ, Katarína. Managing digital-system power at the system level. In Africon 2013 [elektronický zdroj] : Sustainable engineering for a better future: IEEE Africon 2013 Conference, Mauritius 9th-12th September 2013. Los Alamitos : IEEE, 2013, S. 179-183. ISBN 978-1-4673-5940-5. V databáze: WOS: 000352082700066 ; SCOPUS: 2-s2.0-84897429425. [Vnútrofakultná kategória: I*B].</p>
AFC09	<p>MACKO, Dominik - JELEMENSKÁ, Katarína. Power-Intent Integration into the Digital System Specification Model. In Proceedings of The Second Workshop on Manufacturable and Dependable Multicore Architectures at Nanoscale (Median 2013) : May 30-31, 2013 Avignone, France. [B.m.] : COST, 2013, s.49-51. ISBN 978-2-11129175-1. [Vnútrofakultná kategória: I*C].</p>
AFC10	<p>MACKO, Dominik - JELEMENSKÁ, Katarína. Self-managing power management unit. In 2014 IEEE 17th International Symposium on Design and Diagnostics of Electronic Circuits and Systems : proceedings. DDECS 2014, April 23-25, 2014, Warsaw, Poland. Warsaw : IEEE, 2014, s. 159-162. ISBN 978-1-4799-4558-0. V databáze: WOS: 000346734200031 ; SCOPUS: 2-s2.0-84916938865. [Vnútrofakultná kategória: I*B].</p>
AFC11	<p>MACKO, Dominik. Contribution to the low-power design. In Počítačové architektury a diagnostika 2014 [elektronický zdroj] : proceedings; Česko-slovenský seminář pro studenty doktorského studia, Malá Skála 4.- 6 . Sept 2014. 1. vyd. Liberec : Technická univerzita v Liberci, 2014, online, s. 125-130. ISBN 978-80-7494-027-9. [Vnútrofakultná kategória: I*D].</p>

	<p>AFC12 MACKO, Dominik - JELEMENSKÁ, Katarína - ČIČÁK, Pavel. Power-efficient power-management logic. In PATMOS 2014 : 24th international workshop on power and timing modeling, optimization and simulation, 2014. 1. vyd. [Los Alamitos] : IEEE, 2014, s. 105-111. ISBN 9781479954131. V databáze: IEEE ; SCOPUS: 2-s2.0-84916899404. [Vnútrofakultná kategória: I*B].</p> <p>AFC13 MACKO, Dominik - JELEMENSKÁ, Katarína - ČIČÁK, Pavel. Power-management specification in SystemC. In DDECS 2015 : Proceedings. 2015 IEEE 18th international symposium on design and diagnostics of electronic circuits and systems. 22-24 April 2015, Belgrade, Serbia. 1. vyd. Los Alamitos : IEEE, 2015, S. 259-262. ISBN 978-1-4799-6780-3. V databáze: SCOPUS: 2-s2.0-84954190546. [Vnútrofakultná kategória: I*B].</p> <p>AFC14 MACKO, Dominik - JELEMENSKÁ, Katarína. Validating power management at early stages of low-power systems design. In PESW 2015 : proceedings of the 3rd embedded systems workshop. 1. vyd. Prague : Czech Technical University, 2015, S. 54-55. ISBN 978-80-01-05776-6. [Vnútrofakultná kategória: I*C].</p> <p>AFC15 MACKO, Dominik - JELEMENSKÁ, Katarína - ČIČÁK, Pavel. Power-management high-level synthesis. In VLSI 2015 IFIP/IEEE international conference on very large scale integration, October 5-7, 2015, Daejeon, Korea : proceedings. Los Alamitos : IEEE, 2015, S. 63-68. ISBN 978-1-4673-9139-9. V databáze: SCOPUS: 2-s2.0-84960121123 ; WOS: 000382398500013. [Vnútrofakultná kategória: I*B].</p> <p>AFC16 MACKO, Dominik. PMHLS 2.0: An automated optimization of power management during high-level synthesis. In Proceedings 2016 26th International Workshop on Power and Timing Modeling, Optimization and Simulation, PATMOS 2016, September, 21th to 23th 2016, Bremen, Germany. 1. vyd. [S. 1.] : IEEE, 2017, S. 205-212. ISBN 978-1-5090-0733-2. V databáze: SCOPUS: 2-s2.0-85014084256 ; WOS: 000401809900036. [Vnútrofakultná kategória: I*B].</p> <p>AFC17 MACKO, Dominik. Rapid Estimation of Power-Management Unit Overhead from System-Level Specification. In DSD 2017. Proceedings 20th Euromicro Conference on Digital System Design, 30 August - 1 September 2017, Vienna, Austria. 1. vyd. Los Alamitos : IEEE, 2017, S. 9-13. ISBN 978-1-5386-2145-5. V databáze: SCOPUS: 2-s2.0-85034427663 ; WOS: 000427097100002. [Vnútrofakultná kategória: I*B].</p> <p>AFC18 MACKO, Dominik. Rapid power-management exploration using post-processing of the system-level simulation results. In PATMOS 2017. 27th international symposium on power and timing modeling, optimization and simulation, September 25-27, 2017, Aristotle University Research Dissemination Center (KEDEA) Thessaloniki, Greece [online]. 1. vyd. [S. 1.] : IEEE, 2017, S. 1-6. ISBN 978-1-5090-6462-5. V databáze: WOS: 000426525200018 ; SCOPUS: 2-s2.0-85043475707. [Vnútrofakultná kategória: I*B].</p> <p>AFC19 MACKO, Dominik. Contribution to Automated Generating of System Power-Management Specification. In DDECS 2018. 21st IEEE International Symposium on Design and Diagnostics of Electronic Circuits and Systems, April 25-27, 2018, Budapest, Hungary : Proceedings. 1. vyd. [S. 1.] : IEEE, 2018, S. 27-32. ISBN 978-1-5386-5754-6. V databáze: SCOPUS: 2-s2.0-85050958103. [Vnútrofakultná kategória: I*B].</p>
--	--

AFC20 JELEMENSKA, Katarina – MACKO, Dominik. Adopting High-level Synthesis Approach to Accelerate Power Management Design. In 2018 7th International Conference on Reliability, Infocom Technologies and Optimization (ICRITO) (Trends and Future Directions), August 29-31, 2018, Amity University Uttar Pradesh, Noida, India : proceedings. 1. vyd. Danvers : IEEE, 2019, S. 124-130. ISBN 978-1-5386-4692-2. V databáze: SCOPUS: 2-s2.0-85069184004 ; DOI: 10.1109/ICRITO.2018.8748268. [Vnútrofakultná kategória: I\*B].

AFC21 SIRO, Miroslav - MACKO, Dominik - JELEMENSKÁ, Katarína. PMS2UPF: an automated transition from ESL to RTL power-intent specification. In DDECS 2017. IEEE 20th International Symposium on Design and Diagnostics of Electronic Circuits & Systems, 19th until 21st of April, Dresden, Germany. 1. vyd. Piscataway : IEEE, 2017, S. 140-144. ISBN 978-1-5386-0471-7. V databáze: WOS: 000403405200026 ; SCOPUS: 2-s2.0-85021443398. [Vnútrofakultná kategória: I\*B].

AFC22 ŠKUTA, Michal - MACKO, Dominik. Automated integration of dynamic power management into FPGA-based design. In DDECS 2019 [elektronický zdroj] : IEEE 22nd International symposium on design and diagnostics of electronic circuits and systems. Cluj-Napoca, Romania. April 24-26, 2019. Danvers : IEEE, 2019, S. 1-4. ISSN 2473-2117. ISBN 978-1-7281-0072-2. [Vnútrofakultná kategória: I\*B].

**AFD Publikované príspevky na domácich vedeckých konferenciách**

AFD01 CSENGÓDY, Zoltán - MACKO, Dominik - JELEMENSKÁ, Katarína. Automated evaluation of a network device configuration. In ICETA 2018 : 16th IEEE International Conference on Emerging eLearning Technologies and Applications. November 15-16, 2018, Starý Smokovec, Slovakia : Proceedings. 1. vyd. Danvers : IEEE, 2018, S. 99-104. ISBN 978-1-5386-7912-8. [Vnútrofakultná kategória: I\*B].

AFD02 MACKO, Dominik. Development of visualization environment for supporting the digital systems design. In Student Research Conference 2010. Vol. 2. 6th Student Research Conference in Informatics and Information Technologies Bratislava, April 21, 2010 : Proceedings in Informatics and Information Technologies. Bratislava : Nakladateľstvo STU, 2010, s.419-426. ISBN 978-80-227-3267-3. [Vnútrofakultná kategória: I\*D].

AFD03 MACKO, Dominik. Contribution to Visualization of HDL Model Simulation Results. In Student Research Conference 2012. Vol. 2 : 8th Student Research Conference in Informatics and Information Technologies Bratislava, April 25, 2012. Bratislava : Nakladateľstvo STU, 2012, s.375-382. ISBN 978-80-227-3690-9. [Vnútrofakultná kategória: I\*D].

AFD04 MACKO, Dominik - JELEMENSKÁ, Katarína - ČIČÁK, Pavel. Early-stage verification of power-management specification in low-power systems design. In DDECS 2016 : 19th IEEE International symposium on design and diagnostics of electronic circuits and systems. Košice, Slovakia. April 20-22, 2016. Piscataway : IEEE, 2016, S. 157-162. ISBN 978-1-5090-2466-7. V databáze: WOS: 000387091100028 ; SCOPUS: 2-s2.0-84978472986. [Vnútrofakultná kategória: I\*B].

- AFD05 MACKO, Dominik. Adoption of Abstract Power-Management Specification to FPGA-Based Design. In ICETA 2016 : 14th IEEE International conference on emerging elearning technologies and applications. Starý Smokovec, Slovakia. November 24 - 25, 2016. Danvers : IEEE, 2016, S. 199-204. ISBN 978-1-5090-4701-7. V databáze: WOS: 000392471800032 ; SCOPUS: 2-s2.0-85011269737. [Vnútrofakultná kategória: I\*B].
- AFD06 MARON, Ľubomír - MACKO, Dominik. Automated Formal Verification of the Refined Specification of Digital Systems in HSSL. In ICETA 2016 : 14th IEEE International conference on emerging elearning technologies and applications. Starý Smokovec, Slovakia. November 24 - 25, 2016. Danvers : IEEE, 2016, S. 205-210. ISBN 978-1-5090-4701-7. V databáze: WOS: 000392471800032 ; SCOPUS: 2-s2.0-85011269737. [Vnútrofakultná kategória: I\*B].
- AFD07 PROCHÁZKA, Miroslav - MACKO, Dominik - JELEMENSKÁ, Katarína. IP networks diagnostic communication generator. In ICETA 2017 : 15th IEEE International conference on emerging elearning technologies and applications : Information and communication technologies in learning. Starý Smokovec, Slovakia. October 26-27, 2017. Danvers : IEEE, 2017, S. 371-376. ISBN 978-1-5386-3296-3. V databáze: WOS: 000425921300058 ; SCOPUS: 2-s2.0-85040766107. [Vnútrofakultná kategória: I\*B].
- AFD08 PULLMANN, Jakub - MACKO, Dominik. Network tester: a generation and evaluation of diagnostic communication in IP networks. In ICETA 2018 : 16th IEEE International Conference on Emerging eLearning Technologies and Applications. November 15-16, 2018, Starý Smokovec, Slovakia : Proceedings. 1. vyd. Danvers : IEEE, 2018, S. 451-456. ISBN 978-1-5386-7912-8. [Vnútrofakultná kategória: I\*B].
- AFD09 VALACH, Alexander - MACKO, Dominik. Exploration of the LoRa technology utilization possibilities in healthcare IoT devices. In ICETA 2018 : 16th IEEE International Conference on Emerging eLearning Technologies and Applications. November 15-16, 2018, Starý Smokovec, Slovakia : Proceedings. 1. vyd. Danvers : IEEE, 2018, S. 623-628. ISBN 978-1-5386-7912-8. [Vnútrofakultná kategória: I\*B].
- AFH Abstrakty príspevkov z domácich konferencií**
- AFH01 MACKO, Dominik. Power-Intent Integration into the Digital System Specification Model. In IIT.SRC 2013: student research conference [elektronický zdroj] : 9th Student Research Conference in Informatics and Information Technologies Bratislava, April 23, 2013. Post-conference proceedings. 1. vyd. Bratislava : Nakladateľstvo STU, 2013, s.online, s. 359. ISBN 978-80-227-4111-8. [Vnútrofakultná kategória: I\*D].
- AFH02 MACKO, Dominik. Novel Power Management Unit Design. In IIT.SRC 2014 : Student research conference. 10th Students research conference in informatics and information technologies Bratislava, April 29, 2014. Proceedings. 1. vyd. Bratislava : Nakladateľstvo STU, 2014, s. 439. ISBN 978-80-227-4153-8. [Vnútrofakultná kategória: I\*D].
- DAI Dizertačné a habilitačné práce**
- DAI01 MACKO, Dominik. Contribution to system-level design and verification of low-power digital systems. 2015. Dostupné na internete: <[http://is.stuba.sk/zp/portal\\_zp.pl?podrobnosti=94145](http://is.stuba.sk/zp/portal_zp.pl?podrobnosti=94145)>.

Ohlasy na vedeckú / umeleckú prácu	<p><b>Sumárna štatistika podľa kategórie ohlasov:</b></p> <table border="0"> <tr> <td>1</td> <td>Citácie v zahraničných publikáciách, registrované v citačných indexoch Web of Science a databáze SCOPUS</td> <td>25</td> </tr> <tr> <td>2</td> <td>Citácie v domácich publikáciách, registrované v citačných indexoch Web of Science a databáze SCOPUS</td> <td>1</td> </tr> <tr> <td>3</td> <td>Citácie v zahraničných publikáciách neregistrované v citačných indexoch</td> <td>5</td> </tr> <tr> <td>4</td> <td>Citácie v domácich publikáciách neregistrované v citačných indexoch</td> <td>6</td> </tr> <tr> <td></td> <td>Súčet</td> <td>37</td> </tr> </table> <p>ADC01 MACKO, Dominik - JELEMENSKÁ, Katarína - ČIČÁK, Pavel. Verification of Power-Management Specification at Early Stages of Power-Constrained Systems Design. In Journal of Circuits Systems and Computers. Vol. 26, iss. 8 (2017), [23 s.]. ISSN 0218-1266. IF 2015 = 0,308, 2015 = Q3, Q4, IF 2016 = 0,481, 2016 = Q3, Q4. V databáze: WOS: 000399226200003 ; SCOPUS: 2-s2.0-85012050926. [Vnútrofakultná kategória: I*A]. Ohlasy: 1. [1] SCHREINER, Sören - SEYYEDI, Razi - FAKIH, Maher - GRÜTTNER, Kim - NEBEL, Wolfgang. Towards power management verification of time-triggered systems using virtual platforms. In ACM International Conference Proceeding Series, 2018-07-15, pp. 81-88., Registrované v: SCOPUS</p> <p>ADC02 MACKO, Dominik - JELEMENSKÁ, Katarína - ČIČÁK, Pavel. Simplifying low-power SoC top-down design using the system-level abstraction and the increased automation. In Integration. vol. 63, no. september (2018), s. 101-114. ISSN 0167-9260 (2017: 0.906 - IF, 4 - JCR Best Q, 0.223 - SJR, Q3 - SJR Best Q). V databáze: SCOPUS: 2-s2.0-85048328763 ; DOI: doi.org/10.1016/j.vlsi.2018.06.001. [Vnútrofakultná kategória: I*A]. Ohlasy: 1. [1] FECILAK, Peter - PEKÁR, Adrián - ÁDÁM, Norbert - BALÁŽ, Anton - CHOVANCOVÁ, Eva. A non-intrusive Smart metering system: Analytics and simulation of power consumption. In Concurrency Computation, 2019-01-01, pp. ISSN 15320626., Registrované v: SCOPUS</p> <p>AFC01 JELEMENSKÁ, Katarína - SIEBERT, Miroslav - MACKO, Dominik - ČIČÁK, Pavel. Logic circuit design verification support tool - FitBoard. In <i>Procedia - Social and Behavioral Sciences : World Conference on Educational Technology Researches, Near East Universit, Cyprus Educational Sciences Association, 05-09 July, 2011 Nicosia / Kyrenia, North Cyprus</i>. s.305-310. ISSN 1877-0428. V databáze: WOS: 000299618300056. [Vnútrofakultná kategória: I*B]. Ohlasy: 1. [4] HLATKÝ, Matej - MARTINEK, Valter. A New Electronic Presentation System for Design and Test. Bratislava : Nakladateľstvo STU, 2012In Student Research Conference 2012. Vol. 2 : 8th Student Research Conference in Informatics and Information Technologies Bratislava, April 25, 2012, s.305-310. ISBN 978-80-227-3690-9. 2. [4] HLATKÝ, Matej - MARTINEK, Valter. A New Presentation System with Interactive Educational Activities. In Information Sciences and Technologies. Bulletin of the ACM Slovakia, 2012, vol. 4, no. 2, s.32-34. 3. [3] MASARYK, Tomáš - BEHŮŇ, Michal - POLÁK,</p>	1	Citácie v zahraničných publikáciách, registrované v citačných indexoch Web of Science a databáze SCOPUS	25	2	Citácie v domácich publikáciách, registrované v citačných indexoch Web of Science a databáze SCOPUS	1	3	Citácie v zahraničných publikáciách neregistrované v citačných indexoch	5	4	Citácie v domácich publikáciách neregistrované v citačných indexoch	6		Súčet	37
1	Citácie v zahraničných publikáciách, registrované v citačných indexoch Web of Science a databáze SCOPUS	25														
2	Citácie v domácich publikáciách, registrované v citačných indexoch Web of Science a databáze SCOPUS	1														
3	Citácie v zahraničných publikáciách neregistrované v citačných indexoch	5														
4	Citácie v domácich publikáciách neregistrované v citačných indexoch	6														
	Súčet	37														



	<p>Jakub. Touch-screen input logic circuit simulator. Istanbul : Academic World Education &amp; Research Center, 2012In AWER Procedia : 2nd World Conference on Innovation and Computer Science, 10-14 May 2012, Efes Sürmeli Hotel, Kuşadası-TURKEY, s.458-463.</p> <p>4. [4] POLÁK, Jakub - MASARYK, Tomáš - BEHŮŇ, Michal. Digital Circuit Design and Simulation System Using Gesture Recognition. Bratislava : Nakladateľstvo STU, 2012In Student Research Conference 2012. Vol. 2 : 8th Student Research Conference in Informatics and Information Technologies Bratislava, April 25, 2012, s.323-328. ISBN 978-80-227-3690-9.</p> <p>5. [1] HLATKÝ, Matej - MARTINEK, Valter - GRAMATOVÁ, Elena. D&amp;T Presenter - Electronic Interactive System for Design and Test Education. Tallinn : University of Technology, 2012In DDECS 2012 : 15th IEEE International Symposium on Design and Diagnostics of Electronic Circuits and Systems. Tallinn, Estonia, April 18-20, 2012, 2012), s.175-178. ISBN 978-1-4673-1188-5., Registrované v: WOS, SCOPUS</p> <p>6. [3] GRAMATOVÁ, Elena - HLATKÝ, Matej - MARTINEK, Valter. A New Electronic Presentation System for Interactive Teacher's Work with Students. Chesapeake : AACE, 2012In E-Learn 2012 : World Conference on E-learning in Corporate, Government, Helthcare, &amp; Higher Education, October 9-12 Montréal, Québec, s.598-603. ISBN 1-880094-98-3.</p> <p>7. [1] HLATKÝ, Matej - MARTINEK, Valter - GRAMATOVÁ, Elena. D&amp;T Presenter - Electronic Interactive System for Design and Test Education. In DDECS 2012 : 15th IEEE International Symposium on Design and Diagnostics of Electronic Circuits and Systems. Tallinn, Estonia, April 18-20, 2012. Los Alamitos : IEEE, 2012, s.175-178. ISBN 978-1-4673-1188-5. V databáze: WOS ; SCOPUS.</p> <p>AFC02 MACKO, Dominik - JELEMENSKÁ, Katarína. VHDL Structural Model Visualization. In <i>EUROCON 2011 : International Conference on Computer as a Tool joint with CONFTELE 2011, 27th -29th April 2011, Lisbon, Portugal</i>. Los Alamitos : IEEE Computer Society, 2011, s.1-4. ISBN 978-1-4244-7486-8. V databáze: SCOPUS: 2-s2.0-79960635715. [Vnútrofakultná kategória: I*B].</p> <p>Ohlasy:</p> <p>1. [1] KATZ, Shaun - WINBERG, Simon - MISHRA, Amit. Rapid Model-based Prototyping Tool for SDR on a RC Platform. Piscataway : IEEE, 2012In Proceedings of 2012 2nd IEEE International Conference on Parallel, Distributed and Grid Computing (PDGC), december 6-8, 2012, Himachal Pradesh, India, s.711-714. ISBN 978-1-4673-2925-5., Registrované v: SCOPUS</p> <p>2. [3] MASARYK, Tomáš - BEHŮŇ, Michal - POLÁK, Jakub. Touch-screen input logic circuit simulator. Istanbul : Academic World Education &amp; Research Center, 2012In AWER Procedia : 2nd World Conference on Innovation and Computer Science, 10-14 May 2012, Efes Sürmeli Hotel, Kuşadası-TURKEY, s.458-463.</p> <p>3. [3] BEHŮŇ, Michal. Automated HDL models evaluation. Istanbul : Academic World Education &amp; Research Center, 2012In AWER Procedia : 2nd World Conference on Innovation and Computer Science, 10-14 May 2012, Efes Sürmeli Hotel, Kuşadası-TURKEY, s.452-457.</p> <p>4. [4] HYBEN, Martin - JANČIGA, Tomáš - KARDOŠ,</p>
--	--

	<p>Martin - MARON, Ľubomír - SÜLL, Zsolt. Visualization of Digital Systems Models. Bratislava : Nakladateľstvo STU, 2013 In IIT.SRC 2013: student research conference [elektronický zdroj] : 9th Student Research Conference in Informatics and Information Technologies Bratislava, April 23, 2013. Post-conference proceedings, s.online, s. 319-324. ISBN 978-80-227-4111-8.</p> <p>AFC03 MACKO, Dominik - JELEMENSKÁ, Katarína. VHDL Visualizer: HDL Model Visualization with Simulation-Based Verification. In <i>DDECS 2012 : 15th IEEE International Symposium on Design and Diagnostics of Electronic Circuits and Systems. Tallinn, Estonia, April 18-20, 2012</i>. Los Alamitos : IEEE, 2012, s. 199-200. ISBN 978-1-4673-1188-5. V databáze: WOS: 000312905700049 ; SCOPUS: 2-s2.0-84864327130. [Vnútrofakultná kategória: I*B]. Ohlasy: 1. [1] KATZ, Shaun - WINBERG, Simon - MISHRA, Amit. Rapid Model-based Prototyping Tool for SDR on a RC Platform. Piscataway : IEEE, 2012 In Proceedings of 2012 2nd IEEE International Conference on Parallel, Distributed and Grid Computing (PDGC), december 6-8, 2012, Himachal Pradesh, India, s.711-714. ISBN 978-1-4673-2925-5., Registrované v: SCOPUS 2. [1] NAGY, Lukáš - STOPJAKOVÁ, Viera - BRENKUŠ, Juraj. Current sensing completion detection in single-rail asynchronous systems. In <i>Computing and Informatics, 2014-01-01</i>, 33, 5, pp. 1116-1138. ISSN 13359150., Registrované v: SCOPUS</p> <p>AFC06 MACKO, Dominik - JELEMENSKÁ, Katarína. HDL Model Verification Based on Visualization and Simulation. In <i>WCE 2012 World Congress on Engineering 4-6 July, 2012 Imperial College London, London, U.K, Vol. II</i>. Hong Kong : International Association of Engineers, 2012, s.1095-1100. ISBN 978-988-19252-1-3. [Vnútrofakultná kategória: I*C]. Ohlasy: 1. [1] MARUNIAK, Marián - PIŠTEK, Peter. Binary Decision Diagram Optimization Method Based on Multiplexer Reduction Methods. Piscataway : IEEE, 2013 In ICSSE 2013 Proceedings IEEE International Conference on System Science and Engineering July 4-6, 2013. Budapest, Hungary [elektronický zdroj], s.395-399 p. ISBN 978-1-4799-0009-1. V databáze: SCOPUS., Registrované v: SCOPUS</p> <p>AFC08 MACKO, Dominik - JELEMENSKÁ, Katarína. Managing digital-system power at the system level. In <i>Africon 2013 [elektronický zdroj] : Sustainable engineering for a better future: IEEE Africon 2013 Conference, Mauritius 9th-12th September 2013</i>. Los Alamitos : IEEE, 2013, S. 179-183. ISBN 978-1-4673-5940-5. V databáze: WOS: 000352082700066 ; SCOPUS: 2-s2.0-84897429425. [Vnútrofakultná kategória: I*B]. Ohlasy: 1. [4] KOHÚTKA, Lukáš. Faster Synthesis of Combinational Logic Based on Multiplexer Trees and Binary Decision Diagrams. Bratislava : Nakladateľstvo STU, 2014 In IIT.SRC 2014 : Student research conference. 10th Students research conference in informatics and information technologies Bratislava, April 29, 2014. Proceedings, s.393-398. ISBN 978-80-227-4153-8. 2. [3] SIEBERT, Miroslav - GRAMATOVÁ, Elena - NAGY, Lukáš. PaCGEN: Automatic system for critical path</p>
--	--

	<p>selection based on multiple parameters. In Proceedings of the 14th biennial baltic electronics conference. Los Alamitos, 2014, S. 97 - 100. ISBN 978-9949-23-672-5. Projekt: 1/1008/12 113 ; COST Action IC 1103 97.</p> <p>3. [1] SIEBERT, Miroslav - GRAMATOVA, Elena. Parameterized Critical Path Selection for Delay Fault Testing. In Proceedings 2015 IEEE 18th International Symposium on Design and Diagnostics of Electronic Circuits and Systems, DDECS 2015, 2015-08-13, pp. 153-156., Registrované v: SCOPUS</p> <p>4. [2] KOHÚTKA, Lukáš - PIŠTEK, Peter. Faster synthesis of combinational logic based on multiplexer trees and binary decision diagrams. In ICETA 2014 [elektronický zdroj] : 12th IEEE International Conference on Engineering eLearning Technologies and Applications. December 4-5, 2014 Starý Smokovec, Slovakia. 1. vyd. Danvers : IEEE, 2014, CD-ROM, s. 239-244. ISBN 978-1-4799-7738-3. V databáze: IEEE.</p> <p>5. [1] QAMAR, Affaq - MUSLIM, Fahad Bin - IQBAL, Javed - LAVAGNO, Luciano. LP-HLS: Automatic power-intent generation for high-level synthesis based hardware implementation flow. In Microprocessors and Microsystems, 2017-05-01, 50, pp. 26-38. ISSN 01419331., Registrované v: SCOPUS</p> <p>6. [1] GAGARSKI, Kirill - PETROV, Maxim - MOISEEV, Mikhail - KLOTCHKOV, Ilya. Power specification, simulation and verification of SystemC designs. In PROCEEDINGS OF 2016 IEEE EAST-WEST DESIGN &amp; TEST SYMPOSIUM (EWDTS), 2016, vol., no., pp., Registrované v: WOS, SCOPUS</p> <p>AFC10 MACKO, Dominik - JELEMENSKÁ, Katarína. Self-managing power management unit. In <i>2014 IEEE 17th International Symposium on Design and Diagnostics of Electronic Circuits and Systems : proceedings. DDECS 2014, April 23-25, 2014, Warsaw, Poland</i>. Warsaw : IEEE, 2014, s. 159-162. ISBN 978-1-4799-4558-0. V databáze: WOS: 000346734200031 ; SCOPUS: 2-s2.0-84916938865. [Vnútrofakultná kategória: I*B].</p> <p>Ohlasy:</p> <p>1. [1] WANG, Yajun - YU, Zhiguo - ZHAO, Linna - GU, Xiaofeng. Design and implementation of a USB device controller with the power management unit. In <i>Journal of Low Power Electronics</i>, 2016-12-01, 12, 4, pp. 323-327. ISSN 15461998., Registrované v: SCOPUS</p> <p>2. [1] SHAH, Syed Asmat Ali - ARSLAN, Saad - KIM, Hyungwon. A Reconfigurable Voltage Converter With Split-Capacitor Charging and Energy Recycling for Ultra-Low-Power Applications. In <i>IEEE ACCESS</i>, 2018, vol. 6, no., pp. 68311-68323. ISSN 2169-3536., Registrované v: WOS, SCOPUS</p> <p>AFC12 MACKO, Dominik - JELEMENSKÁ, Katarína - ČIČÁK, Pavel. Power-efficient power-management logic. In <i>PATMOS 2014 : 24th international workshop on power and timing modeling, optimization and simulation, 2014</i>. 1. vyd. [Los Alamitos] : IEEE, 2014, s. 105-111. ISBN 9781479954131. V databáze: IEEE ; SCOPUS: 2-s2.0-84916899404. [Vnútrofakultná kategória: I*B].</p> <p>Ohlasy:</p> <p>1. [1] MANDAL, Sudipa - HAZRA, Aritra - DASGUPTA, Pallab - CHUNDURI, Rama Mohan. Formal methods for coverage analysis of power management logic with mixed-signal components. In Proceedings of the IEEE International Conference on VLSI Design, 2018-03-27, 2018-</p>
--	--

	<p>January, pp. 37-42. ISSN 10639667., Registrované v: SCOPUS</p> <p>2. [1] LEMMA, David - GOLI, Mehran - GROSE, Daniel - DRECHSLER, Rolf. Power intent from initial ESL prototypes: Extracting power management parameters<sup>sup</sup>/<sub>sup</sub>. In 2018 IEEE Nordic Circuits and Systems Conference, NORCAS 2018: NORCHIP and International Symposium of System-on-Chip, SoC 2018 Proceedings, 2018-12-11, pp., Registrované v: SCOPUS</p> <p>AFC13 MACKO, Dominik - JELEMENSKÁ, Katarína - ČIČÁK, Pavel. Power-management specification in SystemC. In <i>DDECS 2015 : Proceedings. 2015 IEEE 18th international symposium on design and diagnostics of electronic circuits and systems. 22-24 April 2015, Belgrade, Serbia</i>. 1. vyd. Los Alamitos : IEEE, 2015, S. 259-262. ISBN 978-1-4799-6780-3. V databáze: SCOPUS: 2-s2.0-84954190546. [Vnútrofakultná kategória: I*B].</p> <p>Ohlasy:</p> <p>1. [1] GAGARSKI, Kirill - PETROV, Maxim - MOISEEV, Mikhail - KLOTCHKOV, Ilya. Power specification, simulation and verification of SystemC designs. In Proceedings of 2016 IEEE East-West Design and Test Symposium, EWDTs 2016, 2017-01-05, pp., Registrované v: SCOPUS, WOS</p> <p>2. [4] SIRO, Miroslav. Synthesis of Hardware Systems Power Management. In IIT. SRC 2016. 12th student research conference in informatics and information technologies, April 28, 2016, Bratislava, Slovakia. 1. vyd. Bratislava : Nakladateľstvo STU, 2016, S. 47-52. ISBN 978-80-227-4551-2.</p> <p>AFC16 MACKO, Dominik. PMHLS 2.0: An automated optimization of power management during high-level synthesis. In <i>Proceedings 2016 26th International Workshop on Power and Timing Modeling, Optimization and Simulation, PATMOS 2016, September, 21th to 23th 2016, Bremen, Germany</i>. 1. vyd. [S. l.] : IEEE, 2017, S. 205-212. ISBN 978-1-5090-0733-2. V databáze: SCOPUS: 2-s2.0-85014084256 ; WOS: 000401809900036. [Vnútrofakultná kategória: I*B].</p> <p>Ohlasy:</p> <p>1. [1] BEN MRAD, Ameni - AUGUIN, Michel - VERDIER, Francois - BEN AMEUR, Amal. A framework for system level low power design space exploration. In ICECS 2017 24th IEEE International Conference on Electronics, Circuits and Systems, 2018-02-14, 2018-January, pp. 437-441., Registrované v: SCOPUS, WOS</p> <p>AFC18 MACKO, Dominik. Rapid power-management exploration using post-processing of the system-level simulation results. In PATMOS 2017. 27th international symposium on power and timing modeling, optimization and simulation, September 25-27, 2017, Aristotle University Research Dissemination Center (KEDEA) Thessaloniki, Greece [online]. 1. vyd. [S. l.] : IEEE, 2017, S. 1-6. ISBN 978-1-5090-6462-5. V databáze: WOS: 000426525200018 ; SCOPUS: 2-s2.0-85043475707. [Vnútrofakultná kategória: I*B].</p> <p>Ohlasy:</p> <p>1. [1] LEMMA, David - GOLI, Mehran - GROSE, Daniel - DRECHSLER, Rolf. Power intent from initial ESL prototypes: Extracting power management parameters<sup>sup</sup>/<sub>sup</sub>. In 2018 IEEE Nordic Circuits and Systems Conference, NORCAS 2018: NORCHIP and International Symposium of</p>
--	--

	<p style="text-align: center;">System-on-Chip, SoC 2018 Proceedings, 2018-12-11, pp., Registrované v: SCOPUS</p> <p>AFD02 MACKO, Dominik. Development of visualization environment for supporting the digital systems design. In <i>Student Research Conference 2010. Vol. 2. 6th Student Research Conference in Informatics and Information Technologies Bratislava, April 21, 2010 : Proceedings in Informatics and Information Technologies</i>. Bratislava : Nakladateľstvo STU, 2010, s.419-426. ISBN 978-80-227-3267-3. [Vnútrofakultná kategória: I*D]. Ohlasy: 1. [1] JELEMENSKÁ, Katarína - NOSÁL, Michal - ČIČÁK, Pavel. Visualization of verilog digital systems models. New York : Springer Science-Business Media, 2013In Lecture Notes in Electrical Engineering : proceedings of the International joint conferences on computer, information, and systems Sciences, and engineering (CISSE 2010), December 03-06, 2010, Bridgeport, USA, s.805-818. Projekt: 1/0649/09 113.</p> <p>AFD03 MACKO, Dominik - JELEMENSKÁ, Katarína - ČIČÁK, Pavel. Early-stage verification of power-management specification in low-power systems design. In <i>DDECS 2016 : 19th IEEE International symposium on design and diagnostics of electronic circuits and systems. Košice, Slovakia. April 20-22, 2016</i>. Piscataway : IEEE, 2016, S. 157-162. ISBN 978-1-5090-2466-7. V databáze: WOS: 000387091100028 ; SCOPUS: 2-s2.0-84978472986. [Vnútrofakultná kategória: I*B]. Ohlasy: 1. [1] JANOSOVA, Karolina - PRAUZEK, Michal - KONECNY, Jaromir - MARTINEK, Radek - KOZIOREK, Jiri - HLAVICA, Jakub. Low-power Embedded Supply System: Li-ion Battery with Gas-Gauge Case Study. In <i>IFAC-PapersOnLine</i>, 2018-01-01, 51, 6, pp. 84-89., Registrované v: SCOPUS 2. [1] JANOSOVA, Karolina - PRAUZEK, Michal - KONECNY, Jaromir - BOROVA, Monika - STANKUS, Martin. A fuzzy control method for priority driven embedded device. In <i>Advances in Intelligent Systems and Computing</i>, 2019-01-01, 874, pp. 213-222. ISSN 21945357., Registrované v: SCOPUS 3. [1] SCHREINER, Sören - SEYYEDI, Razi - FAKIH, Maher - GRÜTTNER, Kim - NEBEL, Wolfgang. Towards power management verification of time-triggered systems using virtual platforms. In <i>ACM International Conference Proceeding Series</i>, 2018-07-15, pp. 81-88., Registrované v: SCOPUS</p> <p>AFD07 PROCHÁZKA, Miroslav - MACKO, Dominik - JELEMENSKÁ, Katarína. IP networks diagnostic communication generator. In <i>ICETA 2017 : 15th IEEE International conference on emerging elearning technologies and applications : Information and communication technologies in learning</i>. Starý Smokovec, Slovakia. October 26-27, 2017. Danvers : IEEE, 2017, S. 371-376. ISBN 978-1-5386-3296-3. V databáze: WOS: 000425921300058 ; SCOPUS: 2-s2.0-85040766107. [Vnútrofakultná kategória: I*B].</p>
Počet doktorandov: školených ukončených (neplatí pre habilitačné konanie)	--

Názov študijného odboru, v ktorom sa konanie uskutočňuje	Aplikovaná informatika
Téma habilitačnej práce alebo inauguračnej prednášky	Zvyšovanie energetickej efektívnosti v prostredí Internetu vecí
Údaje o oponentoch, meno a priezvisko, akademický titul a vedecko-pedagogický titul alebo umelecko-pedagogický titul	prof. Ing. Martin Klimo, PhD. prof. Ing. Miloš Drutarovský, CSc. doc. Ing. Jan Kořenek, PhD.
Oponentské posudky	
Zloženie vedeckej rady, ktorá prerokovala návrh na udelenie titulu „docent“ alebo návrh na vymenovanie profesora, meno a priezvisko, akademický titul a vedecko-pedagogický titul alebo umelecko-pedagogický titul, vedecké hodnosti. Ak člen vedeckej rady vysokej školy nie je členom akademickej obce tejto vysokej školy alebo ak člen vedeckej rady fakulty nie je členom tejto vysokej školy uvádza sa aj názov zamestnávateľa tohto člena.	<a href="#">Zloženie Vedeckej rady FIIT STU</a> (link)
Rozhodnutie vedeckej rady po skončení habilitačného konania	
Ďalšie údaje o priebehu habilitačného konania	

<p><b>§ 1 ods. 14, § 2a vyhlášky MŠ SR č. 6/2005 Z. z. v znení vyhlášky MŠVVaŠ SR č. 457/2012 Z. z. (habilitačné konanie)</b></p>	
<p>Dátum doručenia žiadosti o habilitačné konanie Dátum, od ktorého je habilitačné konanie alebo vymenúvacie konanie prerušené a lehotu, v ktorej majú byť odstránené nedostatky žiadosti</p>	<p>25. 10. 2019 -</p>
<p>Dátum, od ktorého je habilitačné konanie prerušené a lehotu, v ktorej majú byť odstránené nedostatky žiadosti</p>	<p>-</p>
<p>Oponenti habilitačnej práce a členovia habilitačnej komisie meno a priezvisko, akademický titul a vedecko-pedagogický titul alebo umelecko-pedagogický titul, vedecké hodnosti a pracovisko</p>	<p>Oponenti: prof. Ing. Martin Klimo, PhD. – FRI UINIZA v Žiline prof. Ing. Miloš Drutarovský, CSc. – FEI TU v Košiciach doc. Ing. Jan Kořenek, PhD. – FIT VUT v Brne</p> <p>Habilitačná komisia: Predseda: prof. Ing. Pavel Čičák, PhD. – FIIT STU v Bratislave Členovia: prof. Ing. Róbert Lórencz, CSc. FIT ČVUT v Prahe prof. Ing. Milan Dado, PhD. – FEIT UNIZA v Žiline</p>
<p>Návrh habilitačnej komisie alebo inauguračnej komisie S odporúčaním udeliť/neudelíť titul docent v odbore alebo schváliť/neschváliť návrh na vymenovanie za profesora v odbore</p>	
<p>Rozhodnutie príslušnej vedeckej rady, vrátane jeho odôvodnenia, ak sa vypracúva, a lehotu na prípadné opätovné predloženie žiadosti podľa §2 ods.2</p>	
<p>Prezenčná listina zo zasadnutia vedeckej rady, ktorá o žiadosti rozhodovala</p>	
<p>Dátum a dôvod skončenia habilitačného konanie alebo vymenúvacieho konania</p>	<p>13. 5. 2020 zrušenie habilitačného konania na základe žiadosti Ing. Dominika Macka, PhD.</p>
<p>Dátum, čas a miesto konania habilitačnej prednášky a dátum, čas a miesto konania obhajoby habilitačnej práce §1 ods.14</p>	
<p>Dátum, čas a miesto konania inauguračnej prednášky §4 ods.10</p>	